Partial Translation of

Japanese Utility Model Publication No. 58-111946

Date of Publication: July 30, 1983

Date of Application: January 22, 1982

Applicant: Sharp Corporation

[Title of the Device]

Electronic Component

The present device is described in detail below in connection with an embodiment.

Fig. 4 is a cross-sectional view showing a structure according to an embodiment of the present device.

In the figure, there are provided a substrate 11, wiring patterns  $12_1$  and  $12_2$ , LSI chips  $13_1$  and  $13_2$ , soldered portions  $14_1$  and  $14_2$ , and potting resin  $15_1$  and  $15_2$ .

The LSI chip  $13_1$  is bonded to the substrate (a glass epoxy substrate, a film substrate, or the like) 11 on which wiring patterns are so provided that LSI chips to be mounted thereon shall be located at opposite positions on the front and rear surfaces of the substrate. The chip  $13_1$  is coated with the potting resin  $15_1$ , and the resin  $15_1$  is then cured at a high temperature

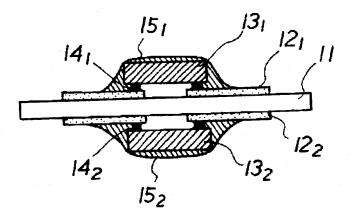
(100°C for about an hour). Subsequently, the LSI chip  $13_2$  is bonded to the rear surface of the substrate 11. As on the front surface, the chip  $13_2$  is coated with the potting resin  $15_2$ , and the resin  $15_2$  is then cured at a high temperature.

As described in detail above, the electronic component according to the present device is characterized by a substrate with LSI chips bonded thereto, the LSI chips being bonded on the front and rear surfaces of the substrate in an inverted positional relationship. The present device provides the following advantages:

- the integration step can be simplified, for the need to apply a light-shielding resin is eliminated;
- 2) coming off of an LSI chip due to, e.g., external force (twisting or deflection) will not occur, and reliability can thus be greatly improved; and
  - 3) the substrate can be reduced in size.
- 4. Brief Description of the Drawings

Figs 1, 2(a) and (b), 3, and 4 are cross-sectional views.
Reference numerals

11: substrate;  $12_1$ ,  $12_2$ : wiring pattern;  $13_1$ ,  $13_2$ : LSI chip;  $14_1$ ,  $14_2$ : soldered portion;  $15_1$ ,  $15_2$ : potting resin.



## 公開実用 昭和 58- 111946

19 日本国特許庁 (JP)

11実用新案出願公開

12 公開実用新案公報 (U)

昭58-111946

51 Int. Cl.3

識別記号

庁内整理番号

43公開 昭和58年(1983)7月30日

H 01 L 23 32 H 05 K 1 18

6240-5F 6240 -- 5 F

審査請求 未請求

(全 貞)

54電子部品

electronic component

大阪市阿倍野区長池町22番22号

シヤーブ株式会社内

21 実

昭57 --7974

五出 願 人 シャーフ株式会社

昭57(1982)1月22日 22 出 72考 案 山下徹

大阪市阿倍野区長池町22番22号 四代 理 人 弁理士 福士愛彦

外2名

- 1. 考案の名称
  - 電子部品
- 2. 実用新案登録請求の範囲
  - 1. 基板にLSIチップをポンディングして構成した電子部品に於て、上記基板の表・裏面に相対する位置関係でそれぞれLSIチップをポンディングする構成としたことを特徴とする電子部品。
- 3. 考案の詳細な説明

本考案は、基板(プリント基板、フィルム基板等)にLSIチップをポンディングして構成した電子部品の改良に関するものである。

まず、従来の電子部品の構成を説明する。

第1図は従来の電子部品の基本構成を示す断面 図である。

図に於て、1は基板、2は配線パターン、3は LSIチップ、4は半田付け部、5は遮光用樹脂、 6はポッティング樹脂である。

そして、第2図(a),(b)は基板にポンディングさ



## 公開実用 昭和58-111946

れるLSIチップが2個である場合の従来構成を 示す断面図である。

しかし、上記した従来の電子部品には、①LSI チップ毎にすべて遮光用樹脂を塗布しなければな らない。②薄い基板にLSIチップをポンディン グしているので、基板のねじれ、反りなどの外力 によってLSIチップがはずれる(第3図参照。 矢印はそれぞれ外力を示す。)。などの問題点が あった。

本考案は上記問題点を解決することを目的としてなされたものであり、1枚の基板にLSIチップを2個、4個…と偶数個ポンディングする際に、上記基板の表・裏面に相対する位置関係でそれぞれLSIチップをポンディングするようにするという全く新規な構成を採用することにより上記従来技術の欠点を一掃したものである。

以下実施例に基づいて本考案を詳細に説明する。 第4図は本考案の一実施例の構成を示す断面図 である。

図に於て、11は基板、121、122は配線パ



ターン、 $13_1$ ,  $13_2$ はLSI チップ、 $14_1$ ,  $14_2$ は半田付け部、 $15_1$ ,  $15_2$ はポッティング樹脂である。

その表・裏面の相対する位置にそれぞれLSIチップ取り付け位置がくるように配線パターンが設けられた基板(ガラス・エポキシ基板、フィルム基板等)11にLSIチップ131をポンディングし、ポッティング樹脂151によって該チップ132を使化させる。次に、基板11の裏面側にLSIチップ132をポンディングし、表面側と同様に、ポッティング樹脂152によって該チップ132をコートした後、高温にて上記樹脂152を硬化させる。

以上詳細に説明したように本考案の電子部品は 基板にLSIチップをポンディングして構成した ものに於て、上記基板の表・裏面に相対する位置 関係でそれぞれLSIチップをポンディングする 構成としたことを特徴とするものであり、本考案 によれば以下の効果を奏するものである。



## 公開実用 昭和 58- 111946

- ①遮光用樹脂を塗布する必要がなくなるため工程を簡略化できる。
- ②外力(ねじれ、反り)などによってLSIチップが外れる問題がなくなり信頼性が大幅に向上する。
- ③基板を小さくできるo
- 4. 図面の簡単な説明

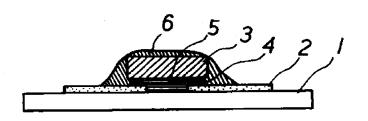
第1図、第2図(a),(b)、第3図及び第4図は断面図である。

符号

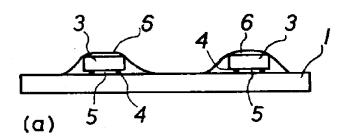
1 1:基板、12<sub>1</sub>,12<sub>2</sub>:配線パターン、 13<sub>1</sub>,13<sub>2</sub>:LSIチップ、14<sub>1</sub>,14<sub>2</sub>:半田付 け部、15<sub>1</sub>,15<sub>2</sub>:ポッティング樹脂。

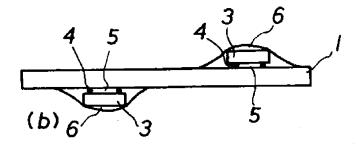
代理人 弁理士 福 士 愛 彦 (他2名)

## 公開実用 昭和 58- 111946









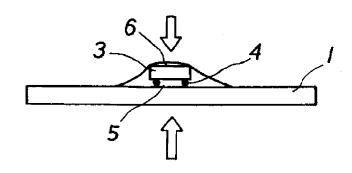
第2网

出願人 シャープ株式会社 代理人 福 士 愛 彦

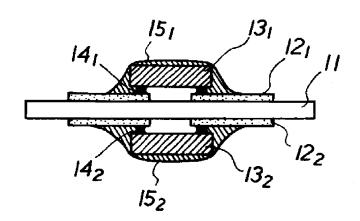
(他2名)

351

実問58-111916



第3 図



第4 図

出願人 シャープ株式会社 代理人 福 士 愛 彦

(他2名)

352